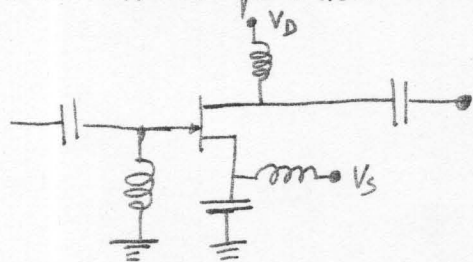


## POLARIZZAZIONE DEI FET

I circuiti di polarizzazione e stabilizzazione termica vanno scelti in funzione del tipo di applicazione e dei transistor usati.

In particolare un guadagno elevato richiede una elevata corrente, mentre un basso rumore (intermod) richiede una corrente ridotta e una bassa tensione (continua) di uscita.

Vi è poi il problema dell'isolamento della continua dal segnale a RF. Un tipico circuito di polarizzazione per un FET è quello in figura.



$V_D, V_G$  sono entrambe positive e si possono ottenere dalla stessa sorgente.

I condensatori e gli induttori devono avere rispettivamente piccola resistenza ( $\ll Z_0$ ) e grande resistenza ( $\gg Z_0$ ) alla frequenza di utilizzo.